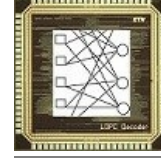


Charla sobre “LDPC Decoding Architectures” en MU

27/02/2012

Andreas Peter Burg, investigador de Telecommunications Circuits Laboratory de la École Polytechnique Fédérale de Lausanne impartirá la charla sobre LDPC Decoding Architectures, en el Centro de Investigación e Innovación Tecnológica en Electrónica y Sistemas Embebidos de la Escuela Politécnica Superior de Mondragon Unibertsitatea.



LDPC Decoding Architectures