

Introducción al desarrollo de Hardware MicroBlaze

14/11/2011

Organizado por la Escuela Politécnica Superior de Mondragon Unibertsitatea e impartida por expertos de Xilinx, se ofrece esta formación gratuita dirigida a Ingenieros y Trabajadores del Campo de la electrónica con conocimientos básicos de electrónica digital.

Objetivos del curso:

- Desarrollar un sistema basado en MicroBlaze y cómo utilizar las herramientas de Sistemas Embebidos de Xilinx.
- Introducción a las interfaces AXI.
- Utilizar las herramientas de Sistemas Embebidos de Xilinx para lo siguiente:
 - Diseñar un sistema basado en MicroBlaze.
 - Desarrollar una aplicación software.
 - Simular y depurar un sistema embebido.
 - Crear un bootloader y programar el flash

Resumen del curso:

- Repaso de las Herramientas de Desarrollo de Xilinx
- Creación de un diseño embebido
 - Lab 1: Añadir un procesador a un diseño ISE
- Exploración del catálogo EDK IP
 - Lab 2: Añadir un EDK IP
- Introducción a la interface AXI
 - Lab 3: Añadir interface AXI IP a medida
- Simulación del sistema embebido
 - Lab 4: Simulación de un diseño MicroBlaze
- Depuración de periféricos AXI con ChipScope
 - Lab 5: Depuración con ChipScope



Mu-Embebed