

Seminario KINETIS el próximo 18 de enero en Mondragon Unibertsitatea.

17/01/2011

Este seminario se celebrará el próximo día 18 de enero de 09:00 a 13:00h

con el siguiente programa:

- 1-Cortex M4 de ARM
 - 1.1.- Introducción
 - 1.2.- Prestaciones y eficiencia del Cortex M4
 - Instrucciones de DSP
 - Unidad de punto flotante
 - 1.3.- Facilidad de uso
 - Interrupciones
 - CMSIS standard y librería DSP

- 2- Familia Kinetis de Freescale
 - 2.1.- Tecnología TFS de 90nm y FlexMemory
 - 2.2.- Implementación particular del Cortex M4 en Kinetis
 - 2.3.- Periféricos de Kinetis
 - 2.4.- Dispositivos futuros y disponibilidad.

- 3- Herramientas de desarrollo.

- 4- Sistema operativo MQX, ejemplo de utilización con Kinetis.



Seminario microcontroladores